

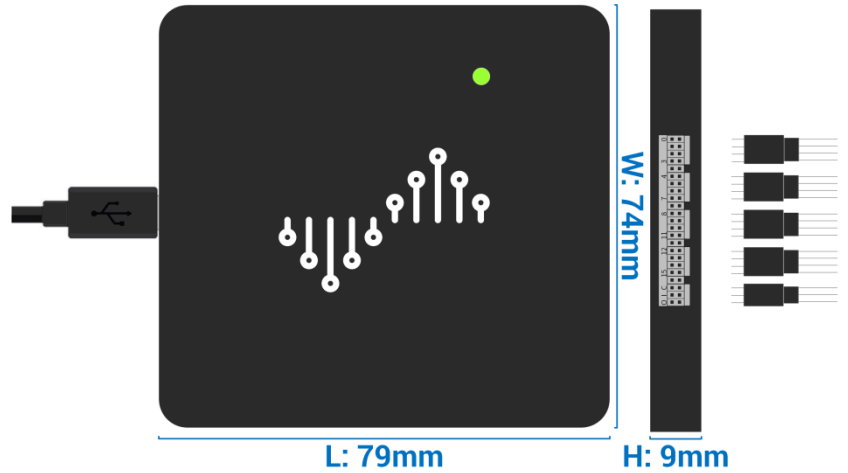


DSLogic Plus

基于 USB 的逻辑分析仪

主要特征

- 16 个数字通道
- 最高 400MHz 采样率
- 256Mbits 硬件内存
- 最大 16G 存储深度(stream 模式)
- 可调阈值(0.1v 步进)
- 屏蔽排线
- 一体成型全金属外壳
- 3 年质保



外部接口

- Type-C USB 2.0 接口
- 1.27mm 杜邦接口 (主机端)
- 2.54mm 杜邦接口 (排线端)

供电要求

- 供电电压: $5V_{DC} \pm 5\%$
- 功耗: 最大 2 W

输入输出端口

	方向	描述	电压范围
USB 2.0 端口	I/O	连接 PC 主机 USB 端口	4.75v ~ 5.25v
逻辑通道 0-15	I	被测信号输入端	-30v ~ 30v (排线输入端)
CK	I	状态采样的时钟输入	0v ~ 3.3v (最高 50MHz)
TI	I	保留	0v ~ 3.3v
TO	O	外部触发输出	--

设计理念

DSLogic 秉承小身材&大能量的理念, 追求实用性和性价比的极致, 创造性的支持 **stream** (超长采集时间) 和 **buffer** (超高采样率) 两种模式; 配合高端产品独有的屏蔽排线, 体现专业严谨的技术派作风; 同时, 配合跨平台 (Windows/MacOs/Linux) 的 PC 端软件 DSView, 使得数字信号的分析 and 协议解析得心应手。

技术规格

输入电压和阈值

耐压范围: -30v ~ 30v (排线输入端)

阈值电压范围: 0v ~ 5v (0.1v 步进)

兼容大部分数字逻辑电平 (例如: 5v, 3.3v, 2.5v, 1.8v, 1.5v, 1.2v, 1.0v 等等)

ESD 保护

输入阻抗

250K Ω // ~13pF

最大采样率

Buffer mode		Stream mode	
4 通道:	400MHz	--	
8 通道:	200MHz	--	
16 通道:	100MHz	3 通道:	100MHz
--	--	6 通道:	50MHz
--	--	12 通道:	25MHz
--	--	16 通道:	20MHz

最大采样深度

Buffer 模式(不考虑硬件压缩): 256M / 通道数

Buffer 模式(硬件压缩): 16G / 通道数 (理论值, 实际深度取决于采集波形变化量的多少)

Stream 模式: 16G

分辨率

最小可采集脉宽: 5ns

采样精度: \pm 一个采样间隔(例如: \pm 10ns@100M 采样率, \pm 1us@1M 采样率)

噪声/干扰

屏蔽飞线: 每个通道提供单独的接地屏蔽端

系统需求

Windows XP, Vista, Win7, Win8 & Win10

Mac OS X 10.12 或以上

Linux 发行版: Ubuntu, Fedora, Arch, etc.

USB 2.0 及以上的主机端口

安全&注意事项

- 如果您通过一台由市电供电的计算机来使用 DSLogic, 那么 DSLogic 的接地端也会同时连接到计算机的接地端。此时探头的接地端只允许与相同电势的接地点连接, 禁止连接任何热地, 或其它非等电势点。
- DSLogic 具有过流保护设计, 即便如此, 我们仍然推荐您尽量避免产生任何短路事故, 毕竟我们无法得知主机侧 USB 端口的过流保护能力

修订历史

下方表格显示了此文档的修订历史

日期(日/月/年)	版本	注释
20/06/20	v1.2	添加 CK 最高频率
18/02/20	v1.1	更新 (基于 DSView v1.10)
17/08/17	v1.0	初始版本 (基于 DSView v0.98)